

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 59110280 A

(43) Date of publication of application: 26.06.84

(51) Int. Cl

H04N 5/06

H04N 5/08

(21) Application number: 57219219

(71) Applicant: MATSUSHITA ELECTRIC IND CO LTD

(22) Date of filing: 16.12.82

(72) Inventor: SUZUKI TAKAO

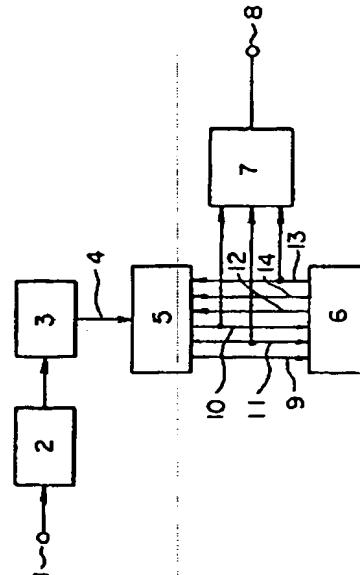
(54) PROCESSING CIRCUIT OF HORIZONTAL SYNCHRONIZING SIGNAL

COPYRIGHT: (C)1984,JPO&Japio

(57) Abstract:

PURPOSE: To eliminate the need for a capacitor and to realize semiconductor integration by detecting a horizontal synchronizing signal in a composite synchronizing signal through digital processing.

CONSTITUTION: The composite synchronizing signal is inputted to a noise eliminating circuit 2 through an input terminal 1 and a composite synchronizing signal after some of noises are removed is outputted to a trailing edge detecting circuit 3. The circuit 3 detects a trailing edge pulses of composite synchronizing signal and outputs to the circuit 5. The circuit 5 controls a counter 6, which outputs 1.05 signal to a horizontal synchronizing signal generating circuit 7 through a signal line 13. The circuit 7 inputs a trailing pulse in abnormal mode and a trailing pulse in normal mode respectively and a horizontal synchronizing signal with constant width is derived to a horizontal synchronizing signal output terminal 8. Consequently, the horizontal synchronizing signal is detected in the composite synchronizing signal through the digital processing.



四庫全書

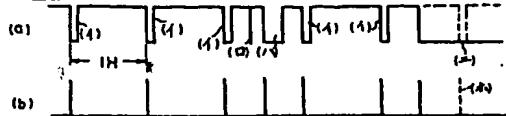
（産業上の利用の範囲）
本発明は、例えばテレビジョン信号のような水平同期信号成分を含む複合同期信号からの

氏右衛門・木戸貞壁・大阪府門真市大字門真1006番地
番地別名・山田益男・山田与作
参考文献・丸山英美
文獻・特開昭55-80814 (JP, A)
文獻・特公昭52-47968 (JP, B2)

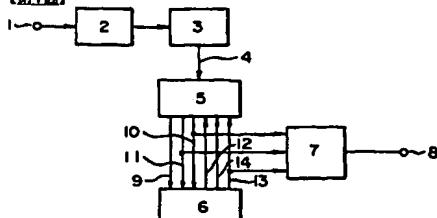
第1図は本発明の一実施例の全体の構成を示すブロック図で、1は入力端子、2はノイズ除去回路、3は立下りエッジ検出回路、4は立下りエッジバルス供給線、5はコントロ

尚、非正常モードにおいて、範囲に限らずに全ての立下りエッジに基づいて水平同期信号を発生させるのは、同期していない状態では、どの信号がノイズか、どの信号がノイズかを正確に判断できない上、本来の水平同期信号成分を除去するよりは、ノイズが重なされている方がよいからである。本発明の水平同期信号処理回路とが同期する正常モードでは、複合同期信号の立下りエッジバルスで水平同期信号を発生させない上、ノイズを除去することができる。又、複合同期信号に欠損信号成分があつても、最初の水平同期信号は1.05μsecで、2つ目以降の水平同期信号は1μsecで補償することができる。以上説明したように、本発明によれば、複合同期信号からデジタル処理で水平同期信号の検出を行なうことができるという効果がある。又、ノイズ除去ができるため、誤動作がなく、しかも、欠損信号成分に対する水平同期信号の補償もできるという効果がある。更に、デジタル回路で構成できるので、コンデンサが不要となって、半導体集積化に好適であるという効果がある。

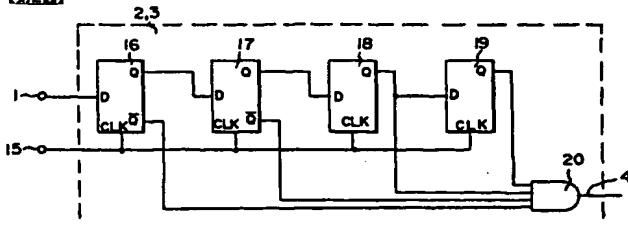
圖面
〔第3圖〕



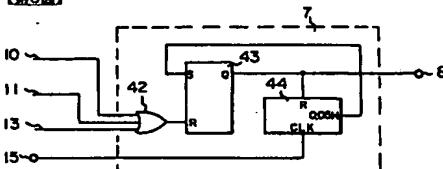
【圖1圖】



【第2圖】



【第6回】



<http://www.ipdt.jpo.go.jp/Tokujitu/tlitement.ipd>

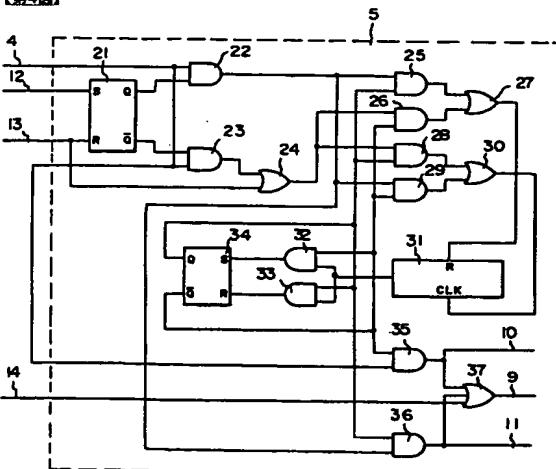
01/03/24

<http://www.indi.info.in/Tekullu/tiltment.indi>

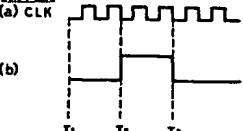
8.1 / 8.2 / 8.4

2/3 ページ

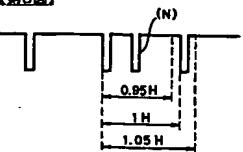
【第4圖】



【第7圖】



〔第四回〕



【第5回】

<http://www.ipdl.jpo.go.jp/Tokujitu/tjitemcnt.ipd>

01/02/24